

14. EMV-Fachtagung

12. - 13. April 2016 | Seibersdorf Laboratories - 2444 Seibersdorf

Das EMV-Prüfzentrum der Seibersdorf Laboratories feiert



Impressum

Herausgeber: Dr. Kurt Lamedschwandner, Seibersdorf Labor GmbH, 2444 Seibersdorf
Verlag: Österreichischer Verband für Elektrotechnik (OVE)
Satz: Mag. Angelika Urbanich, Seibersdorf Labor GmbH, 2444 Seibersdorf
Druck: Facultas Verlags- und Buchhandels AG, 1050 Wien
Satz- und Druckfehler vorbehalten.

OVE Schriftenreihe-Bd. 82
ISBN 978-3-85133-088-5
© OVE Österreichischer Verband für Elektrotechnik 2016
Eschenbachgasse 9
1010 Wien
www.ove.at

INHALT⁽¹⁾

Programm 12.04.2016	11
Programm 13.04.2016	13
Referenten	16
Abstracts.....	26
Poster	36

VORTRÄGE 1. TAG

1- Aspekte der Funkrichtlinie 2014/53/EU und angewandte Prinzipien im elektromagnetischen Umfeld.....	42
Franz ZIEGELWANGER, BMVIT - Bundesministerium für Verkehr, Innovation und Technologie	
Thomas WEBER, BMVIT - Bundesministerium für Verkehr, Innovation und Technologie	
2- EMI Rejection of Operational Amplifiers	62
Gunter WINKLER, Bernd DEUTSCHMANN, Institut für Elektronik, TU-Graz	
3- Filterung von DCDC Wandlern unter genauer Betrachtung von stromkompensierten Drosseln und SMD-Ferriten.....	82
Hans-Peter KAISER, Würth Elektronik GmbH & Co. KG	
4- Gestrahlte Störfestigkeitsprüfungen im Nahbereich.....	108
Ralf HEINRICH, Teseq GmbH	
5- Vergleich entwicklungsbegleitender Messmöglichkeiten im EMV-Nahfeld	120
Christian BAUER, x.test GmbH	
6- EMV-Simulation: Praktische Anwendung in der Entwicklung.....	140
Dirk MÜLLER, EMV-Testhaus GmbH	
7- FFT-based measuring receiver for EMI compliance measurements on vehicles and car components, requirements and practical use	152
Jens MEDLER, Rohde & Schwarz GmbH & Co. KG	
8- EMV-Prüfungen für Kraftfahrzeug-Komponenten akkreditiert und normkonform durchführen	168
Kurt LAMEDSCHWANDNER, Seibersdorf Labor GmbH	

INHALT⁽²⁾

VORTRÄGE 2. TAG

9- Neue Normanforderungen für die EMV Prüfungen: ESD / Burst / Surge / LF (0-150 kHz) / Power Fail	194
Rüdiger SPÄTH, AMETEK CTS Germany GmbH	
10- EMC Simulation in the Design Flow of Modern Electronics.....	230
Matthias TRÖSCHER, CST-Computer Simulation Technology AG	
11- Erstellung einer simulierbaren Beschreibung in SPICE für eine bestehende IBIS Beschreibung.....	262
Timm OSTERMANN, Institut für Integrierte Schaltungen, JKU Linz	
12- EMV-Verhalten von ICs und Elektronik - Probleme mit ESD und Burst vermeiden.....	286
Sven KÖNIG, Langer EMV-Technik GmbH	
13- Produktzertifizierungen in Märkten außerhalb der Europäischen Union unter besonderer Berücksichtigung der Anforderungen der Elektromagnetischen Verträglichkeit	304
Andreas REITER, KEBA AG	
14- Nahfeld-basierte Charakterisierungs-Techniken für Fehlersuche und Vorhersage von EMV Emissionen elektronischer Systeme - Projekt Noiseless	322
Sven BACKHOVE, Fraunhofer IZM / TU Berlin Christian HANGMANN, Universität Paderborn	
15- Achtung Ableitströme! Ableitströme in Fehlerstrom-geschützter Umgebung	346
Herbert BLUM, Schurter AG	
16- Impact of pulsed EMF on Humans caused by a Remote Piloted Aerial System	364
Alexander PREINERSTORFER, AIT Austrian Institute of Technology GmbH	
17- Umsetzung der EMF-Arbeitnehmerschutzrichtlinie 2013/35/EU ab 1. Juli 2016 – Was ist zu tun? Welche Arbeitsplätze sind besonders betroffen?.....	374
Gernot SCHMID, Seibersdorf Labor GmbH	
Notizen	392