

© Raimundas - Fotolia.com



# emv<sub>22</sub>

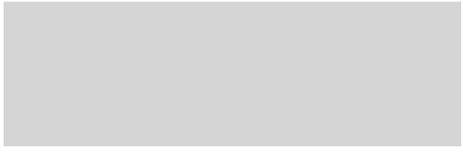
## FACHTAGUNG



# 19. EMV-Fachtagung 2022

20. – 22. September 2022

## Tagungsprogramm



# 19. EMV-FACHTAGUNG 2022

Die EMV-Fachtagung hat sich zu einem jährlichen Fixpunkt für den Erfahrungs- und Gedankenaustausch innerhalb der EMV-Community entwickelt und dient der Vermittlung von praxisrelevanten EMV-Kenntnissen und der Information über Innovationen und Neuerungen innerhalb der Branche.

Das wichtigste EMV-Event Österreichs findet im Herbst 2022 zum 19. Mal statt. Die Veranstaltung dauert 3 Tage und wird neben Fachvorträgen auch einen Ausstellungsbereich für Unternehmen der EMV-Branche umfassen.

## Veranstaltungsort und Termin

Technische Universität Graz, Inffeldgasse 25D, 8010 Graz

Tagung: Inffeldgasse 25D, Hörsaal i7

Ausstellerbereich: Foyer Inffeldgasse 25D, EG und 1.OG

Abendveranstaltung: Mensa Inffeldgasse

Dienstag, 20.09.2022	Grundlagentraining (ohne Ausstellung)	13:00 – 17:15 Uhr
Mittwoch, 21.09.2022	Tagung	09:00 – 16:00 Uhr
Mittwoch, 21.09.2022	Abendveranstaltung	18:30 – open end
Donnerstag, 22.09.2022	Tagung	09:30 – 17:00 Uhr

## Veranstalter

Institut für Elektronik der TU Graz als verantwortlicher Organisator gemeinsam mit der OVE-Akademie, dem Austria Chapter der IEEE EMC Society und Seibersdorf Labor GmbH.

## Tagungsgebühren

Teilnahme an der Fachtagung inkl. Unterlagen, Fachtagungstasche, Mittagessen, Kaffeepausen, Getränke und Teilnahme an der Abendveranstaltung am 21.09.2022.

	Reguläre Preise Anmeldung ab 16.08.2022
<b>Nicht Mitglieder</b>	400,- EUR
<b>OVE/IEEE Mitglieder</b>	350,- EUR
<b>IEEE EMC Chapter Mitglieder oder Studenten</b>	130,- EUR
<b>Grundlagentraining</b>	200,- EUR
<b>Grundlagentraining Studentenermäßigung</b>	100,- EUR

# PROGRAMM 20.09.2022

## EMV-GRUNDLAGENTRAINING

13:00 – 13:15	BEGRÜSSUNG, SEMINARABLAUF, VORSTELLUNGSRUNDE	
13:15– 14:15	<i>Einführung in die EMV-Geräteprüfung: EMV vs. Störbeeinflussung, Vorschriften, Normen &amp; Messverfahren</i> Kurt LAMEDSCHWANDNER, Seibersdorf Labor GmbH	
14:15 – 14:30	BEANTWORTUNG FRAGEN	
14:30 – 15:30	<i>Einführung in das EMV-gerechte IC-Design mit Bezug zum PCB: IC-Aufbau, Modelle &amp; Simulationen, Messmethoden</i> Timm OSTERMANN, JKU Linz	
15:30 – 15:45	BEANTWORTUNG FRAGEN	
15:45 – 16:00	PAUSE	
16:00 – 17:00	<i>Einführung in das EMV-gerechte PCB- und Gerätedesign: Emissions- &amp; Störfestigkeitsprobleme verstehen und beseitigen</i> Bernd DEUTSCHMANN, Gunter WINKLER, TU Graz	
17:00 – 17:15	BEANTWORTUNG FRAGEN	
17:15	VERABSCHIEDUNG	

# PROGRAMM 21.09.2022

## EMV FACHTAGUNG

09:00 – 09:30	ERÖFFNUNG BEGRÜSSUNG	
09:30 – 10:00	<i>The Benefits of a Novel Wideband EMI Receiver Concept</i> Mathias KELLER, Rohde & Schwarz	
10:00 – 10:30	<i>EV Ladestationen: Herausforderungen bei der Prüfung mit Stoßspannungen auf DC Leitungen</i> Adnan MOOSABHOY, EMC PARTNER AG	
10:30 – 11:00	<i>Messung der magnetischen Feldstärke an Bahnfahrzeugen - das ist doch ein alter Hut – oder?</i> Hans PREINEDER, Stefan CECIL, Seibersdorf Labor GmbH	
11:00 – 12:00	KAFFEEPAUSE, AUSSTELLUNG	
12:00 – 12:30	<i>New Automated Workflow and 3D PEEC-based Approach to EM/EMC Simulation of Large Scale Complex PCB Modules</i> Alexander DEMUROV, EMCoS	
12:30 – 13:00	<i>ISO 21498 (LV123) Hochvolt-Ripple-Test</i> Manfred WALLNER, universal elektronik import gmbh	
13:00 – 14:00	MITTAGSPAUSE	
14:00 – 15:00	POSTERSESSION, KAFFEEPAUSE, AUSSTELLUNG	
15:00 – 15:30	<i>Reduction of conducted emission through optimum placement and selection of decoupling capacitors</i> Bernd DEUTSCHMANN, Gunter WINKLER, TU Graz	
15:30 – 16:00	<i>Entwicklungsbegleitendes Verfahren zur Messung und Analyse von EMV relevanten zeitlich korrelierten Störgrößen in HV-Systemen</i> Peter OLBRICH, Arndt BASTIAN, AVL Software and Functions GmbH	
18:30	<b>Get Together Open End, MESSAGEBÄUDE</b>	

# PROGRAMM 22.09.2022

## EMV FACHTAGUNG

09:30 – 10:00	<i>Wirkungsweise von Kabelferriten als Filterbauteile</i> Steffen SCHULZE, Würth Elektronik eiSos GmbH	 <b>WÜRTH ELEKTRONIK</b> MORE THAN YOU EXPECT
10:00 – 10:30	<i>SPICE Models for Chokes</i> Herbert BLUM, Schurter AG	 <b>SCHURTER</b> ELECTRONIC COMPONENTS
10:30 – 11:30	<b>KAFFEPAUSE, AUSSTELLUNG</b>	
11:30 – 12:00	<i>Aufbau eines Simulationsmodells für leitungsgeführte Störungen am Beispiel eines GaN-Wandlers</i> Jan HANSEN, TU Graz, Herbert HACKL, Christian RIENER Silicon Austria Labs	 
12:00 – 12:30	<i>Numerische Analyse des Messaufbaus für gestrahlte Emissionsmessung von KFZ-Komponenten nach CISPR 25</i> Andrea HOFER, Stefan CECIL, Seibersdorf Labor GmbH	
12:30 – 13:30	<b>MITTAGSPAUSE</b>	
13:30 – 14:00	<i>USB link analysis with respect to ESD induced Damage and Soft failure</i> Lucas SPECKBACHER, TU Graz	 
14:00 – 14:30	<i>RF Radiated Immunity Testing Faster – Introduction to the Multitone Method</i> Karoly KIRALY, Amplifier Research	
14:30 – 15:30	<b>KAFFEPAUSE, AUSSTELLUNG</b>	
15:30 – 16:00	<i>IBIS Modellierung - aktueller Status, Erstellung von Spice Netzlisten aus IBIS Dateien</i> Timm OSTERMANN, JKU Universität Linz	
16:00 – 16:30	<i>Eigenbau im EMV-Labor: Eine gute Idee?</i> Johann WILHELM, wilhelm consulting Dipl.-Ing. Johann Wilhelm	
16:30 – 17:00	Best Poster Award	
17:00	<b>Ende, Ausklang</b>	

# SPONSOREN



# AUSSTELLER



# ANREISE

## Mit dem Auto:

Wir können Ihnen leider keine Parkmöglichkeit am Campus anbieten.

Bitte beachten Sie, dass in Graz Parkgebühren anfallen. In der blauen Zone gilt eine max. Parkdauer von 3 Stunden und in der grünen Zone ist die Parkdauer unbegrenzt.

Informationen zur blauen und grünen Zone der Stadt Graz finden Sie hier: <https://www.graz.at/cms/ziel/1356712/DE/>

## Mit dem Flugzeug:

Mit dem Taxi dauert die Anreise vom Flughafen Graz zur Inffeldgasse 25D etwa 20 Minuten.

## Mit öffentlichen Verkehrsmitteln:

Von Graz-Hauptbahnhof:

Nehmen Sie die Straßenbahn Linie 6 in Richtung St. Peter.

Fahren Sie bis zur Haltestelle „Schulzentrum St.Peter“.

Gehen Sie die Inffeldgasse entlang.

Sie finden auf der linken Seite die Inffeldgasse 25D.

