



Programm und Einladung zur

7. EMV-Fachtagung

Störungsfreie Elektronik und Geräte

Donnerstag, 23. April 2009, Graz
9:00 bis ca. 17:30 Uhr

Inhalt:

- Netzwerkanalyse
- EMV von integrierten Schaltungen
- EMV – Mess- und Simulationstechnik
- EMV – Überspannungsschutz und Filterdesign
- Praxis der R&TTE Richtlinie

Ziel der Veranstaltung:

Das Ziel dieser Fachtagung ist das Vermitteln von praxisrelevanten EMV-Kenntnissen. Darüberhinaus soll diese Tagung den Gedankenaustausch innerhalb der EMC-Society fördern!

Wir danken folgenden Firmen für ihre Unterstützung:



Veranstalter:
IEEE EMC Society Österreich
Technische Universität Graz



DI Kurt LAMEDSCHWANDNER
Austrian Research Centers
Leiter EMV-Prüfzentrum

AUSTRIAN RESEARCH CENTERS

Tagungsort:
Technische Universität Graz
Inffeldgasse 12
8010 Graz
Hörsaal i2

Tagungsgebühren:
€ 95,- ohne Ermäßigung
€ 70,- für OVE-/IEEE-Mitglieder
€ 19,- für IEEE EMC Chapter
Mitglieder oder
studentische
OVE- / IEEE-Mitglieder

Kooperationspartner:

R|I|C Institut für
Integrierte
Schaltungen
der Johannes Kepler Univ. Linz



Never stop thinking



Tagungsprogramm

9:00 – 9:15	Eröffnung und Begrüßung
9:15 – 10:00	Anwendungen und Grundlagen der vektoriiellen Netzwerkanalyse Dr. Albert Gleissner, ROHDE & SCHWARZ GmbH & Co.KG, München
10:00 – 10:45	EN 61000-4-16: Prüfung mit leitungsgeführten Störgrößen im Frequenzbereich von 0 Hz bis 150 kHz Dipl.-Ing. Rüdiger Späth, EM TEST GmbH, Kamen
10:45 – 11:15	Kaffeepause
11:15 – 12:30	Überspannungsschutz (Grundlagen, Bauteile, Simulation) Dipl.-Ing. Lorandt FÖLKELE, Würth Elektronik EMC & Inductive Solutions, Waldenburg
12:30 – 14:00	Mittagspause
14:00 – 14:45	Nahfeldmessungen: Grenzen und Möglichkeiten Dipl.-Ing. Kurt LAMEDSCHWANDNER, Austrian Research Centers, EMV-Prüfzentrum Seibersdorf
14:45 – 15:30	Praxis der R&TTE Richtlinie am Beispiel von drahtlosen Mikrofonen Dipl.-Ing. Peter Tiefenthaler, AKG Acoustics GmbH, Wien
15:30 – 16:00	Kaffeepause
16:00 – 16:45	EMV auf IC-Ebene - was bedeutet dies für das Leiterplatten-Design? a.Univ.-Prof. Dr. Timm OSTERMANN, Johannes Kepler Universität Linz, Institut für Integrierte Schaltungen
16:45 – 17:30	EMV-gerechtes Filterdesign Dr. Gunter WINKLER, Technische Universität Graz, Institut für Elektronik Dr. Bernd DEUTSCHMANN, Infineon Technologies, München
ab 17:30	Kaffeepause, Diskussion mit den Vortragenden

Programmänderungen vorbehalten

Anmeldeformular

Ich melde zur Teilnahme an der **Fachtagung EMV** am Donnerstag, 23. April 2009 Person(en) an.

OVE - Mitglied:

IEEE - Mitglied:

studentisches OVE - Mitglied: IEEE EMC Chapter – Mitglied: studentisches IEEE - Mitglied:

Name(n): _____ Name(n): _____

Name(n): _____ Firma: _____

Straße: _____ PLZ/Ort: _____

Tel./Fax: _____ E-Mail: _____

Datum: _____ Unterschrift: _____

Bitte senden oder faxen Sie das Anmeldeformular an nachstehende Adresse:

**Technische Universität Graz, Institut für Elektronik, Inffeldgasse 12,
A-8010 Graz, Fax: +43 316 873 107523, z.Hd. Frau Bianca Deutschmann**

Oder melden Sie sich ONLINE an: <http://www.ove.at/veranstaltungen/>

Nähere Informationen bei: **Frau Bianca Deutschmann Tel. +43 316 873 7523
E-Mail: emv.ife@tugraz.at**

Tagungsgebühr: €95,- pro Teilnehmer, inkl. Tagungsmappe, Mittagessen und Getränke

€70,- pro Teilnehmer mit IEEE oder OVE Mitgliedschaft (Nachweis der Mitgliedsnummer erforderlich), inkl. Tagungsmappe, Mittagessen und Getränke

€19,- für Mitglieder beim IEEE EMC Austria Chapter (Nachweis der IEEE Member Number bei der Anmeldung erforderlich), für studentische Mitglieder (IEEE oder OVE) bzw. für eine Tagungsmappe ohne Teilnahme an der Tagung

Stornobedingungen: Bitte haben Sie Verständnis dafür, dass wir Stornos nur schriftlich anerkennen können. Bei Rücktritt 2-5 Arbeitstage vor der Veranstaltung verrechnen wir 25% des Teilnahmebeitrages. Danach ist der volle Teilnahmebeitrag zu bezahlen. Wir akzeptieren jedoch gerne und ohne Zusatzkosten einen Ersatzteilnehmer. Wir bitten um frühestmögliche Information.