

Programm und Einladung zur

5. Fachtagung EMV

Störungsfreie Elektronik und Geräte

Dienstag, 12. Juni 2007, Graz
9.30 bis ca. 17.30 Uhr

Inhalt:

- Störaussendung von Bussystemen
- EMV Probleme:
Zusammenarbeit von IC- und Systementwicklern
- EMV-Filter mit stromkompensierten Drosseln
- Neues aus der EMV-Messtechnik
- Störemission integrierter Schaltungen
- EMV-gerechter Schaltungs- und Leiterplattenentwurf

Ziel der Veranstaltung:

Das Ziel dieser Fachtagung ist das Vermitteln von praxisrelevanten EMV-Kenntnissen zu den Themen EMV-Störquellen, EMV-Messtechnik, EMV-Bauelemente, EMV gerechtes Gerätedesign und EMV-Normung. Darüberhinaus soll diese Tagung den Gedankenaustausch in der EMC-Society fördern!

Wir danken für die Unterstützung:



Tagungsleiter:

Dr. Gunter Winkler,
Technische Universität Graz

Dipl.-Ing. Kurt Lamedschwandner,
EMV-Prüfzentrum Seibersdorf

Veranstalter:

Technische Universität Graz
IEEE EMC Society Österreich

Kooperationspartner:


seibersdorf research
Ein Unternehmen der Austrian Research Centers.
EMV-Prüfzentrum Seibersdorf

R||C Institut für
Integrierte
Schaltungen
der Johannes Kepler Univ. Linz

austriamicrosystems


Never stop thinking

Tagungsort:

Technische Universität Graz
Inffeldgasse 12
8010 Graz
Hörsaal i2

Kosten: € 75,-

Tagungsprogramm „Fachtagung EMV“ am Dienstag, 12. Juni 2007

09:30 – 09:45	Eröffnung und Begrüßung
09:45 – 10:30	EMV von Bussystemen: Können Störaussendungen durch symmetrischen Betrieb vermieden werden? Kurt LAMEDSCHWANDNER, EMV-Prüfzentrum Seibersdorf
10:30 – 11:15	Zusammenarbeit von IC- und Systementwicklern zur Lösung von EMV Problemen Dieter MAIER, austriamicrosystems AG, Unterpremstätten
11:15 – 11:45	Kaffeepause
11:45 – 13:00	Stromkompensierte Drosseln (Grundlagen, Bauteile, Simulation LT SPICE) Steffen KLEIN, Würth Elektronik eiSos, Waldenburg
13:00 – 14:30	Mittagspause
14:30 – 15:30	Fortschritte der EMV-Messtechnik: Der CISPR-RMS-Detektor - ein neuer Detektor zur Erfassung der Störwirkung unerwünschter Aussendungen Manfred STECHER, ROHDE & SCHWARZ GmbH & Co.KG, München
15:30 – 16:15	Vergleich externer und interner Maßnahmen zur Reduzierung der Störemission integrierter Schaltungen. Timm OSTERMANN, Institut für Integrierte Schaltungen, Johannes Kepler Universität Linz
16:15 – 16:45	Kaffeepause
16:45 – 17:30	Tipps zum EMV-gerechten Schaltungs- und Leiterplattenentwurf Bernd DEUTSCHMANN, Infineon Technologies, München Gunter WINKLER, Institut für Elektronik, Technische Universität Graz
ab 17:30	Kaffeepause, Diskussion mit den Vortragenden

Programmänderungen vorbehalten

Anmeldeformular

Ich melde hiermit zur Teilnahme an der Fachtagung EMV 2007 am Di., 12. Juni 2007 Person(en) an.

Name(n): _____ Firma/Abt.: _____

Tel./Fax: _____ E-Mail: _____

Rechnungsadresse:

Name: _____ Firma/Ab.: _____

Straße: _____ PLZ/Ort: _____

Datum

Unterschrift

Bitte faxen oder senden Sie das Anmeldeformular an nachstehende Adresse:

Technische Universität Graz, Institut für Elektronik, Inffeldgasse 12,
A-8010 Graz, Fax: +43 316 873 8020

Online-Anmeldungen: <http://www.ove.at/veranstaltungen/> -> 12. Juni 2007

Nähere Informationen: Frau Bianca Deutschmann Tel. +43 316 873 7523 E-Mail: bianca.deutschmann@tugraz.at

Tagungsgebühr: € 75,- je Tagungsteilnehmer (inklusive Tagungsmappe, Mittagessen u. Getränke)
€ 17,- für eine Tagungsmappe ohne Teilnahme an der Tagung

Stornobedingungen: Bitte haben Sie Verständnis dafür, dass wir Stornos nur schriftlich anerkennen können. Bei Rücktritt 5 - 2 Arbeitstage vor der Veranstaltung verrechnen wir 25% des Teilnahmebeitrages. Danach ist der volle Teilnahmebeitrag zu bezahlen. Wir akzeptieren jedoch gerne und ohne Zusatzkosten einen Ersatzteilnehmer. Wir bitten um frühestmögliche Information..